

Cognome e Nome: Bruschi Francesco

Data di nascita: 12/01/1975

Luogo di Nascita: Milano

Attuale Posizione: Ricercatore di ruolo confermato presso il Dipartimento di Elettronica, Informazione e Bioingegneria del Politecnico di Milano.
Direttore dell'Osservatorio Blockchain e Distributed Ledger Technologies del Politecnico di Milano

Indirizzo: Via Ponzio, 34/5

Telefono: 022399 4011

e-mail: bruschi@elet.polimi.it

Studi

- Diploma di dottorato in Information Engineering, Dipartimento di Elettronica e Informazione, Politecnico di Milano, Milano, Italy, final evaluation A – cum Laude (final exam on 18/05/2004)
- Laurea (Vecchio Ordinamento) in Ingegneria Elettronica, 2000, Politecnico di Milano, Milano, Italia;

Carriera Accademica

- Ricercatore di ruolo MIUR, Dipartimento di Elettronica e Informazione, Politecnico di Milano, 2005 - Present
- Assegnista di Ricerca, Dipartimento di Elettronica e Informazione, Politecnico di Milano, 2004-2005
- Studente di dottorato e professore a contratto presso il Dipartimento di Elettronica e Informazione, Politecnico di Milano, 2000-2004

Collaborazioni a progetti di ricerca

- European IST-FP5 STREP project ODETTE (2001-2003) come assegnista di ricerca.
- European project ICODES: autore della proposta, rappresentante e responsabile scientifico per il Dipartimento di Elettronica e Informazione del Politecnico di Milano

- Artemis Project SCALOPES: autore della proposta, rappresentante e responsabile scientifico per il Dipartimento di Elettronica e Informazione del Politecnico di Milano
- MIE - Mobilità Intelligente Ecosostenibile, finanziato nell'ambito del Cluster Tecnologico Nazionale "Tecnologie per le Smart Communities": responsabile scientifico per il Politecnico di Milano
- E-WASTE, Il Ciclo Intelligente, finanziato nell'ambito del Cluster Tecnologico Nazionale "Tecnologie per le Smart Communities": responsabile scientifico per il Dipartimento di Elettronica e Informazione del Politecnico di Milano
- Moka, progetto 5xmille del Politecnico di Milano: autore della proposta e responsabile scientifico

Partecipazione a Comitati Scientifici

- Programme committee, Forum on Design Languages 2005 (FDL 05)
- Programme committee, Forum on Design Languages 2006 (FDL 06)
- Programme committee, 20st International Conference on Field Programmable Logic and Applications (FPL2010)
- Industrial Chair, 20st International Conference on Field Programmable Logic and Applications (FPL2010)
- Programme committee, 21st International Conference on Field Programmable Logic and Applications (FPL2011)
- Programme committee, Great Lakes Symposium on Very Large Scale of Integration 2011 (GLSVLSI 2011)
- Programme committee, Great Lakes Symposium on Very Large Scale of Integration 2011 (GLSVLSI 2012)
- Programme committee, Great Lakes Symposium on Very Large Scale of Integration 2011 (GLSVLSI 2013)
- Programme committee, Great Lakes Symposium on Very Large Scale of Integration 2011 (GLSVLSI 2014)
- Programme committee, Great Lakes Symposium on Very Large Scale of Integration 2011 (GLSVLSI 2015)
- Osservatorio sulle Blockchain, Dipartimento di Ingegneria Gestionale, Politecnico di Milano, 2018

Pubblicazioni Selezionate

[Giovanni Agosta](#), Francesco Bruschi, [Gerardo Pelosi](#), [Donatella Sciuto](#): A Transform-Parametric Approach to Boolean Matching. [IEEE Trans. on CAD of Integrated Circuits and Systems](#) 28(6): 805-817 (2009)

A. A. Nacci, V. Rana, I. Beretta, F. Bruschi, D. Atienza, D. Sciuto: A High-Level Synthesis Flow for the Implementation of Iterative Stencil Loop Algorithms on FPGA Devices.

Design Automation Conference, 2013, Austin, Texas, USA

[Giovanni Agosta](#), Francesco Bruschi, [Donatella Sciuto](#): Static Analysis of Transaction-Level Communication Models. [IEEE Trans. on CAD of Integrated Circuits and Systems 27](#)(8): 1412-1424 (2008)

Francesco Bruschi, [Francesco Perini](#), [Vincenzo Rana](#), [Donatella Sciuto](#): An efficient Quantum-Dot Cellular Automata adder. [DATE 2011](#): 1220-1223

[Alessandro Meroni](#), [Vincenzo Rana](#), [Marco D. Santambrogio](#), Francesco Bruschi: A Requirements-Driven Simulation Framework for Communication Infrastructures Design. [FDL 2008](#): 111-117

Francesco Bruschi, [Vincenzo Rana](#), [Donatella Sciuto](#): An architecture for dynamically reconfigurable real time audio processing systems. [ESTImedia 2008](#): 81-86

Francesco Bruschi, [Fabrizio Ferrandi](#): A SystemC-based Framework of Communication Architecture. [FDL 2006](#): 319-327

[Fabio Arlati](#), Francesco Bruschi, [Donatella Sciuto](#): Designing and validating access policies to reconfigurable resources in Multiprocessor Systems on chip. [ICSAMOS 2010](#): 365-371

Francesco Bruschi, [Fabrizio Ferrandi](#), [Donatella Sciuto](#): A Framework for the Functional Verification of SystemC Models. [International Journal of Parallel Programming 33](#)(6): 667-695 (2005)

[Giovanni Agosta](#), Francesco Bruschi, [Marco D. Santambrogio](#), [Donatella Sciuto](#): A Data Oriented Approach to the Design of Reconfigurable Stream Decoders. [ESTImedia 2005](#): 107-112

Selezione di corsi tenuti come docente

Reti logiche, Ingegneria Informatica del Politecnico di Milano, anni 2002-2017

Elementi di Informatica, Ingegneria Informatica, Politecnico di Milano, anni 2005-2015

Informatica Applicata, Design della Comunicazione, Politecnico di Milano, anni 2016-2019

Advanced Coding Techniques and Methodologies, Music and Sound Engineering, Milano, 2018-2019

Elementi di Informatica e Reti di Calcolatori, Politecnico di Milano, 2016-2018

Il linguaggio nascosto delle cose, corso MOOC, Politecnico di Milano, 2015